

## لينوكซ์คลัสเตอร์ขนาดเล็กสำหรับการจำลองสนามไฟฟ้าแรงสูง : การออกแบบและติดตั้งระบบ

### Mini-Linux Cluster for High-Voltage Electric Field Simulation: Design and Installation

นิติพงษ์ ปานกลาง<sup>1</sup>

#### บทคัดย่อ

บทความนี้ เป็นรายงานผลการออกแบบและติดตั้งระบบลินอกซ์คลัสเตอร์ที่พัฒนาจากคอมพิวเตอร์ส่วนบุคคลทั่วๆ ไป สำหรับการวิเคราะห์สนามไฟฟ้าแรงสูง ลินอกซ์คลัสเตอร์ที่พัฒนาขึ้นเป็นแบบปิด ประกอบด้วย โรมคอมพิวเตอร์ทั้งหมด 3 เครื่อง โดยในบทความนี้ ผู้เขียนได้ทำการทดสอบเพื่อเปรียบเทียบประสิทธิภาพ การคำนวณระหว่างลินอกซ์คลัสเตอร์กับคอมพิวเตอร์奔腾เทียม 4 ความเร็ว 3.0GHz จากผลการทดสอบ พบว่า ลินอกซ์คลัสเตอร์ที่พัฒนาขึ้นมีความสามารถในการประมวลผลเลขทศนิยมและประมวลผลคำสั่งในเวลา 1 วินาที มากกว่าคอมพิวเตอร์奔腾เทียม 4 ลินอกซ์คลัสเตอร์ มีความสามารถในการประมวลผลเลขทศนิยมเท่ากับ 1,075Mflops มากกว่าคอมพิวเตอร์ที่ใช้ชิปยูเนนเทียม 4 ประมาณ 1.97 เท่า และลินอกซ์คลัสเตอร์สามารถประมวลผลคำสั่งได้เท่ากับ 2,235 ล้านคำสั่งในเวลา 1 วินาที คำสั่งที่ประมวลผลได้มากกว่าคอมพิวเตอร์奔腾เทียม 4 ประมาณ 2.33 เท่า

**คำสำคัญ:** ลินอกซ์คลัสเตอร์ ไอเพน โนซิก แบนด์วูฟฟ์ ยูนิกซ์ การประมวลผลแบบขนาน

#### Abstract

This paper is a report about designation and installation of Linux cluster system developed from ordinary personal computer for high-voltage electric-field analysis. Type of developed Linux cluster is a close system composed of three node-computers. In this paper, we are tested a computing performance of linux cluster compared with a Pentium4, 3.0 GHz, computer. Testing results shown that a developed linux cluster has more FLOPS and MIPS than the Pentium4-computer. The FLOPS and MIPS of Linux cluster are 1,075 Mflops and 2,235 MIPS respectively, that is about 1.97 and 2.23 times more than pentium4-computer.

**Keywords :** Linux Cluster, OpenMosix, Beowulf, Unix, Parallel Processing

#### 1.บทนำ

ความก้าวหน้าทางเทคโนโลยีคอมพิวเตอร์ในปัจจุบัน ทำให้เราสามารถนำคอมพิวเตอร์มาช่วยในการแก้ไขปัญหาทางวิทยาศาสตร์และวิศวกรรมศาสตร์ได้ง่ายมากขึ้น อาทิเช่น การประเมินสภาพอากาศล่วงหน้า [1]

<sup>1</sup>ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีราชมงคลล้านนา

การจำลองการเกิดแผ่นดินไหวและผลกระทบต่อความเสียหายที่เกิดขึ้นกับวัสดุ [2] และการคำนวณทางการแพทย์ [3] เป็นด้าน ส่วนในด้านวิศวกรรมไฟฟ้าแรงสูงคอมพิวเตอร์ ก็ได้เข้ามามีบทบาทสำคัญในการจำลองและวิเคราะห์ สนามไฟฟ้าที่เกิดขึ้นกับอุปกรณ์ต่าง ๆ เช่น การวิเคราะห์ สนามไฟฟ้าบริเวณผิวของลูกถ้วยชานวนปอร์ชเลน ใน สภาพแประเปื้อน [4] ฯลฯ การวิเคราะห์สนามไฟฟ้า ด้วยวิธีเชิงตัวเลขแบบต่างๆ ในกรณีที่แบบจำลองมีความซับซ้อนและมีเงื่อนไขการคำนวณที่หลากหลาย จำเป็น ต้องใช้เวลาในการคำนวณมากกว่าปกติ วิธีลดเวลาคำนวณ ดังกล่าว สามารถทำได้หลายวิธี เช่น การใช้วิธีเชิงตัวเลข สองวิธีมาคำนวณร่วมกัน[5] การใช้ตัวปรับสภาพล่วงหน้าช่วยในการแก้ระบบสมการเชิงเส้นเพื่อหาผลเฉลย[6] หรือแม้แต่การใช้เทคนิคการประมวลผลแบบบานานา

บทความนี้ นำเสนอรายงานผลเบื้องต้นในการ ออกแบบและติดตั้งระบบลินุกซ์คลัสเตอร์สำหรับใช้ในการ วิเคราะห์สนามไฟฟ้าแรงสูง เนื้อหาในบทความกล่าวถึง ลักษณะโดยรวมของระบบลินุกซ์คลัสเตอร์ที่ได้ออกแบบ และพัฒนาขึ้นจากคอมพิวเตอร์ส่วนบุคคลภายในห้อง ปฏิบัติการวิศวกรรมไฟฟ้า รวมถึงรายละเอียดผลการ ทดสอบประสิทธิภาพการคำนวณของระบบลินุกซ์คลัสเตอร์ โดยการวัดความสามารถการประมวลผลเลขทศนิยมในเวลา 1 วินาที(Flops : Floating-Point Operations per Second) และจำนวนคำสั่งที่สามารถประมวลผลได้ในเวลา 1 วินาที (MIPS : Million Instructions per Second) เปรียบเทียบ กับคอมพิวเตอร์เพนทิม 4 ความเร็ว 3.0 GHz

## 2. ลินุกซ์คลัสเตอร์

ลินุกซ์คลัสเตอร์จัดเป็นระบบการคำนวณ สมรรถนะสูง (High Performance Computing, HPC) โดย นำคอมพิวเตอร์ที่ติดตั้งระบบปฏิบัติการลินุกซ์ (Linux Operating System) มาต่อทำงานร่วมกันผ่านเครือข่าย เพื่อเพิ่มประสิทธิภาพการประมวลผล หัวใจสำคัญของ ลินุกซ์คลัสเตอร์คือ การกระจายงานและความคุ้มการทำงาน ของคอมพิวเตอร์แต่ละเครื่องให้สอดคล้องกัน ปัจจุบัน ซอฟต์แวร์ควบคุมการทำงานมีอยู่หลายแบบ แต่ละแบบ

มีการทำงานและเหมาะสมกับงานที่แตกต่างกัน เช่น แบวูล์ฟ (Beowulf) [7] และ โอเพนโมซิก (OpenMosix) เป็นด้านข้อดีของลินุกซ์คลัสเตอร์คือมีต้นทุนต่อประสิทธิภาพ การคำนวณต่ำ เมื่อเทียบกับชุดเบอร์กคอมพิวเตอร์หรือมินิ คอมพิวเตอร์ เนื่องจากความสามารถน้ำ คอมพิวเตอร์ส่วนบุคคล (Personal Computer, PC) มากทำ เป็นลินุกซ์คลัสเตอร์ได้ โดยทั่วไปความสามารถแบ่งลินุกซ์คลัสเตอร์ตาม โครงการสร้างของระบบออกเป็น 2 แบบ ได้แก่ ระบบคลัสเตอร์แบบปิด และระบบคลัสเตอร์แบบเปิด

ระบบคลัสเตอร์แบบปิด คอมพิวเตอร์แต่ละเครื่อง จะเชื่อมต่อผ่านเกตเวย์(Gateway) โดยเกตเวย์จะเป็นตัวเชื่อม ระบบทั้งระบบกับโลกภายนอกหรืออินเตอร์เน็ต ข้อดีของ ระบบคลัสเตอร์แบบปิด คือ มีความปลอดภัยสูงและไม่ ลื้นเปลืองไอพีแอดเดรส เนื่องจากใช้ไอพีแอดเดรสเพียง แอดเดรสเดียว ส่วนข้อเสีย คือ โภมคุณคอมพิวเตอร์ใน ระบบไม่สามารถติดต่อกับระบบภายนอกได้โดยตรง ทำให้ การบริหารข้อมูลจากภายนอกได้ทำได้ยาก

ระบบคลัสเตอร์แบบเปิด ระบบคลัสเตอร์แบบนี้ คอมพิวเตอร์แต่ละเครื่องจะต่อ กับเครือข่ายอินเตอร์เน็ต ภายนอกโดยตรง ดังนั้นผู้ใช้งานสามารถเข้าถึงทุกโน้มคอมพิวเตอร์ในระบบคลัสเตอร์ได้โดยตรง หมายเหตุ บน บริการช่วงเวลาและข้อมูลเป็นจำนวนมาก เช่น ระบบเว็บ เชิร์ฟเวอร์ เป็นต้น แต่มีข้อเสียในเรื่องความปลอดภัยของ ข้อมูลและการใช้งานจะต้อง ออกจากนั้น ระบบยังต้องหมาย เลขไอพีแอดเดรสจำนวนมาก

ส่วนประกอบที่สำคัญของระบบลินุกซ์คลัสเตอร์ สามารถจำแนกได้เป็น 2 ส่วน คือ ฮาร์ดแวร์ และซอฟต์แวร์ ในส่วนของฮาร์ดแวร์ที่สำคัญ ๆ ได้แก่ เครื่องคอมพิวเตอร์ สายเชื่อมต่อระบบเครือข่ายแลน สวิตช์หรือชันความเร็วสูง เป็นต้น ซอฟต์แวร์ในระบบลินุกซ์คลัสเตอร์ถือเป็นสิ่งที่ สำคัญ เนื่องจากมีผลต่อประสิทธิภาพของระบบโดยรวม และยังทำหน้าที่เป็นตัวควบคุมการทำงานของทั้งระบบ ซอฟต์แวร์ที่จำเป็นในระบบลินุกซ์คลัสเตอร์ ได้แก่ ระบบปฏิบัติการ ระบบซอฟต์แวร์สำหรับควบคุมการประมวลผลแบบบานานา และซอฟต์แวร์อรรถประโยชน์ และไลบรารี (Libraries) ต่าง ๆ

## 2.1 ระบบปฏิบัติการลินุกซ์

ลินุกซ์พัฒนาขึ้นในปี ก.ศ. 1980 โดย ลีนุส ทอร์วัลล์ส (Linus Torvalds) ชาวพื้นเมือง ประเทศฟินแลนด์ ภาควิชาชีวภาพคอมพิวเตอร์ มหาวิทยาลัยเซลชิกิ ลินุกซ์เป็นระบบปฏิบัติการแบบบรหัสเปิด (OpenSource) โดยอนุญาตให้ผู้ใช้ดัดแปลงแก้ไขและเผยแพร่ได้อย่างเสรี ภายใต้เงื่อนไขลิขสิทธิ์ฟีล็อก (GPL : General Public License) [8] ลินุกซ์ประกอบด้วยส่วนสำคัญที่เรียกว่า เคอร์เนล (kernel) ซึ่งเป็นศูนย์กลางในการประสานการทำงานร่วมกันระหว่างชาร์ดแวร์และซอฟต์แวร์ ลินุกซ์มีการใช้อย่างแพร่หลายกับงานสาขาต่างๆ โดยเฉพาะการคำนวณทางวิทยาศาสตร์ เนื่องจาก ลินุกซ์เป็นระบบปฏิบัติการที่แจกฟรี สามารถดาวน์โหลดจากอินเทอร์เน็ต โดยไม่ผิดกฎหมาย ลินุกซ์มีความสามารถในการทำงานหลายงานในเวลาเดียวกัน (Multitasking) และสามารถทำงานเข้ากันได้กับสถาปัตยกรรมของชีพีชี (CPU : Central Processing Unit) หลายรูปแบบ อย่างไรก็ตาม ลินุกซ์ที่มีข้อเสียเปรียบเมื่อเทียบกับระบบปฏิบัติการแบบอื่นๆ อาทิ เช่น ข้อจำกัดของความเข้ากันได้กับชาร์ดแวร์บางชนิด การใช้งานต้องอาศัยห้ามคุมพิวเตอร์ค่อนข้างสูง และบางกรณีต้องอาศัยการใช้คำสั่งผ่านทางคีย์บอร์ด ซึ่งทำให้การใช้งานไม่สะดวก

### 2.1 โอเพนโมซิก(OpenMosix)

โอเพนโมซิกเป็นซอฟต์แวร์ที่ใช้ทำลินุกซ์คลัสเตอร์โดยเป็นส่วนขยายเคอร์เนล (Kernel Patch) ลินุกซ์คลัสเตอร์ที่ใช้โอเพนโมซิกมีความยืดหยุ่นสูง เนื่องจากความสามารถเพิ่มหรือลดจำนวนโหนดคอมพิวเตอร์ (Computer Node) ได้อย่างอิสระ โอเพนโมซิกยังเป็นซอฟต์แวร์แบบรหัสเปิดภายใต้ลิขสิทธิ์ฟีล็อก

การทำงานของโอเพนโมซิกจะแบ่งภาระการคำนวณระหว่างโหนดคอมพิวเตอร์ให้สมดุล โดยการเคลื่อนย้ายโปรเซส (Process Migration) ไปยังโหนดคอมพิวเตอร์ที่มีภาระการคำนวณน้อยหรือไปยังโหนดคอมพิวเตอร์ที่มีความสามารถในการคำนวณสูงโดยอัตโนมัติ ข้อดีของการใช้โอเพนโมซิกในการทำลินุกซ์คลัสเตอร์คือโปรแกรม

ที่นำมาร่วมกันในไม่ต้องเป็นรหัสคำสั่งแบบขนาน (Parallel Code) และไม่ต้องการไลบรารีเพิ่มเติม[9]

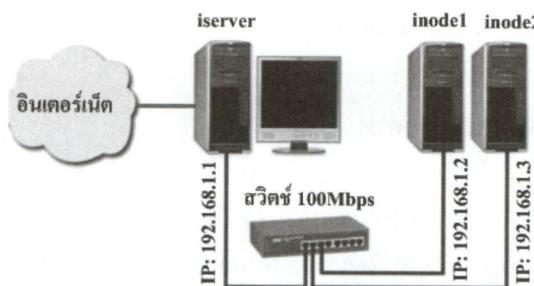
บทความนี้ ได้ออกแบบระบบลินุกซ์คลัสเตอร์ เป็นแบบปิด โครงสร้างของลินุกซ์ คลัสเตอร์แสดงดังรูปที่ 1 โดยประกอบด้วยคอมพิวเตอร์ทั้งหมด 3 เครื่อง ได้แก่ เครื่อง iserver เป็นเครื่องหลักหรือโหนดหลัก (Master Node) ใช้ชิปปูเยอเอ็มดีเซมพรอน (Sempron) ความเร็ว 1.667GHz และมีหน่วยความจำแบบ DDR ขนาด 1GB การใช้งานลินุกซ์คลัสเตอร์ผู้ใช้จะป้อนคำสั่งหรือโปรแกรมผ่านทางเครื่อง iserver และสามารถดูการทำงานทางของมอนิเตอร์ นอกจากนั้น เครื่อง iserver ยังทำหน้าที่เป็นเกตเวย์ (Gateway) สำหรับเชื่อมต่ออินเตอร์เน็ตเพื่อใช้สำหรับการเข้าใช้งานระยะไกล

เครื่อง inode1 และ inode2 เป็นโหนดคอมพิวเตอร์ทำหน้าที่ช่วยในการประมวลผลคอมพิวเตอร์ทั้งสองเครื่องใช้ชิปปูเยนเทียม 3 ความเร็ว 833MHz และมีหน่วยความจำแบบ SD ขนาด 256 MB คอมพิวเตอร์ทั้งสามเครื่องจะเชื่อมต่อถึงกันผ่านระบบแลน (LAN) ความเร็ว 100Mbps ระบบปฏิบัติการที่ใช้คือ ลินุกซ์ร็อดแรท (RedHat) รุ่น 7.3 และ โอเพนโมซิกเคอร์เนลรุ่น 2.4

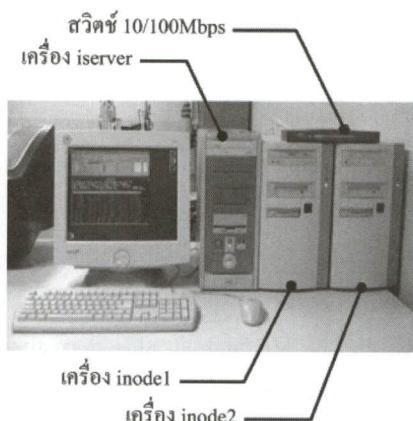
### 3. การทดสอบประสิทธิภาพการคำนวณ

การทดสอบประสิทธิภาพการคำนวณของลินุกซ์คลัสเตอร์ทำโดยวัดเวลาการประมวลผลคำสั่งและความสามารถการประมวลผลเลขทศนิยม การทดสอบประสิทธิภาพของลินุกซ์คลัสเตอร์จะเปรียบเทียบกับคอมพิวเตอร์เพนเทียม 4 ความเร็ว 3.0GHz การวัดเวลาการประมวลผล ทำโดยการวัดเวลาที่ใช้ในการประมวลผลคำสั่ง “awk ‘BEGIN{for(i=1;i<20000;i++) for(j=1;j<10000;j++)}’ &” [10] จำนวน n โปรเซส โดยรูปที่ 3 แสดงเวลาของการประมวลผลที่จำนวนโปรเซสต่างๆ จากรูป เมื่อโปรเซสเท่ากับ 1 โปรเซส ลินุกซ์คลัสเตอร์ใช้เวลาประมวลผลมากกว่าคอมพิวเตอร์เพนเทียม 4 เนื่องจากข้อจำกัดของโอเพนโมซิกที่ไม่สามารถแบ่งโปรเซสเป็นเทียบอยู่ ๆ เพื่อส่งให้โหนดคอมพิวเตอร์ช่วยคำนวณได้ กรณีนี้ เครื่อง iserver ทำหน้าที่ประมวลผล

เพียงตัวเดียว ซึ่งมีความเร็วต่ำกว่าคอมพิวเตอร์เพนทีนม 4 ลินักช์คลัสเตอร์ใช้เวลาประมวลผลเท่ากับ 51 วินาที ส่วนคอมพิวเตอร์เพนทีนม 4 ใช้เวลาประมวลผล 35.5 วินาที

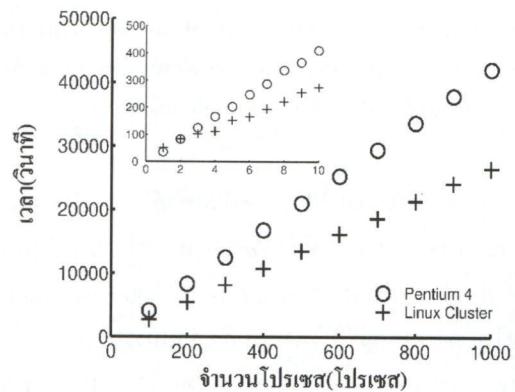


รูปที่ 1 โครงสร้างของลินักช์คลัสเตอร์ที่ใช้ในการคำนวณ

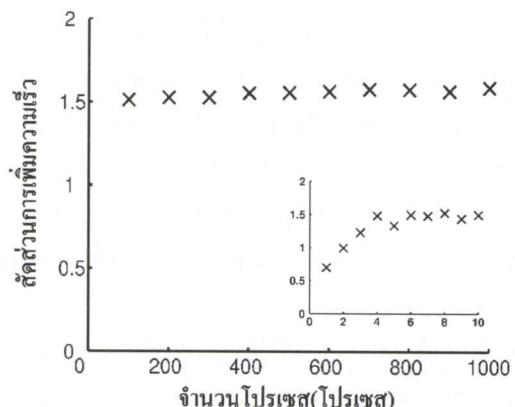


รูปที่ 2 ลินักช์คลัสเตอร์ที่พัฒนาเสร็จเรียบร้อยแล้ว

เมื่อโปรเซสเท่ากับ 2 โปรเซส ลินักช์คลัสเตอร์ใช้เวลาประมวลผลได้คือเทียบกับคอมพิวเตอร์เพนทีนม 4 ลินักช์คลัสเตอร์ใช้เวลาประมวลผลเท่ากับ 82.9 วินาที ในขณะที่คอมพิวเตอร์เพนทีนม 4 ใช้เวลาประมวลผล 83.6 วินาที เมื่อโปรเซสมากกว่าหรือเท่ากับ 3 ลินักช์คลัสเตอร์ใช้เวลาประมวลผลน้อยกว่าคอมพิวเตอร์เพนทีนม 4 ในกรณีนี้ ลินักช์คลัสเตอร์จะแบ่งโปรเซสทั้งหมดออกเป็น 3 ส่วน แล้วส่งไปประมวลผลด้วยเครื่อง iserver, inode1 และ inode2 พร้อม ๆ กัน



รูปที่ 3 เปรียบเทียบเวลาการประมวลผลต่อจำนวนโปรเซส



รูปที่ 4 สัดส่วนการเพิ่มความเร็วที่จำนวนโปรเซสต่าง ๆ

ตารางที่ 1 เปรียบเทียบความสามารถในการประมวลผลเลขหนึ่ง และจำนวนคำสั่งที่สามารถประมวลผลได้ใน 1 วินาที

ระบบคำนวณ	Mflops	MIPS
Pentium 4(3.0GHz)	545	959
Linux Cluster	1,075	2,235

รูปที่ 4 แสดงสัดส่วนการเพิ่มความเร็ว (Speedup) เมื่อเทียบกับจำนวนโปรเซสที่ประมวลผล สัดส่วนการเพิ่มความเร็วคำนวณโดยสมการ

$$S_n = \frac{T_1}{T_p} \quad (1)$$

เมื่อ  $S_n$  คือสัดส่วนการเพิ่มความเร็ว เมื่อประมวลผล ณ ไปรษณีย์  
 $T_i$  คือเวลาประมวลผลของคอมพิวเตอร์เพนเทียม 4 (วินาที)  
 $T_p$  คือเวลาประมวลผลของลินักช์คลัสเตอร์(วินาที)

กรณีที่ไปรษณีย์อยู่กว่าหรือเท่ากับ 2 ไปรษณีย์ สัดส่วนการเพิ่มความเร็วมีค่าต่ำกว่าหนึ่ง เนื่องจากลินักช์คลัสเตอร์ใช้เวลาประมวลผลมากกว่าคอมพิวเตอร์เพนเทียม 4 เมื่อไปรษณีย์มากกว่า 2 ไปรษณีย์ สัดส่วนการเพิ่มความเร็ว มีค่าเพิ่มขึ้นตามจำนวนไปรษณีย์ โดยสัดส่วนการเพิ่มความเร็วสูงสุดที่ค่าประมาณ 1.6 เท่า

การวัดความสามารถในการประมวลผลเลขทศนิยมของลินักช์คลัสเตอร์ ผู้เขียนได้วัดความสามารถการประมวลผลเลขทศนิยมในเวลา 1 วินาทีและจำนวนคำสั่งที่สามารถประมวลผลได้ในเวลา 1 วินาที จากการที่ 1 ลินักช์คลัสเตอร์มีความสามารถในการประมวลผลเลขทศนิยมเท่ากับ 1,075Mflops หากกว่าคอมพิวเตอร์ที่ใช้ชีพิญเพนเทียม 4 ประมาณ 1.97 เท่า และลินักช์คลัสเตอร์สามารถประมวลผลคำสั่งได้เท่ากับ 2,235 ล้านคำสั่งในเวลา 1 วินาที คำสั่งที่ประมวลผลได้มากกว่าคอมพิวเตอร์เพนเทียม 4 ประมาณ 2.33 เท่า

#### 4. สรุป

บทความนี้ นำเสนอรายงานผลการออกแบบและติดตั้งระบบลินักช์คลัสเตอร์ ลินักช์คลัสเตอร์ที่ออกแบบ เป็นระบบปิด พัฒนาขึ้นจากคอมพิวเตอร์ส่วนบุคคล ประกอบด้วยคอมพิวเตอร์ทั้งหมด 3 เครื่อง ได้แก่ เครื่อง iserver ทำหน้าที่เป็นโหนดหลักและเกตเวย์สำหรับเชื่อมต่ออินเตอร์เน็ต และเครื่อง inode1 กับ inode2 เป็นโหนดคอมพิวเตอร์ทำหน้าที่ช่วยในการประมวลผล ระบบปฏิบัติการที่ใช้เป็นลินักช์เดbian 7.3 ร่วมกับโอบเพนโนซิกเคอร์เนลรุ่น 2.4 จากการทดสอบประสิทธิภาพการประมวลผลของลินักช์คลัสเตอร์เปรียบเทียบกับคอมพิวเตอร์ที่ใช้ชีพิญเพนเทียม 4 ความเร็ว 3.0GHz และมีหน่วยความจำแบบ DDR ขนาด 1GB พนว่า ลินักช์คลัสเตอร์มีความสามารถการประมวลผลเลขทศนิยมในเวลา 1 วินาที และจำนวนคำสั่งที่สามารถประมวลผลได้

ในเวลา 1 วินาทีของลินักช์คลัสเตอร์มากกว่าคอมพิวเตอร์เพนเทียม 4 ลินักช์คลัสเตอร์มีความสามารถการประมวลผลเลขทศนิยมในเวลา 1 วินาที และจำนวนคำสั่งที่สามารถประมวลผลได้ในเวลา 1 วินาทีเท่ากับ 1,075 Mflops และ 2,235 MPIS ตามลำดับ

#### กิตติกรรมประกาศ

ผู้เขียนขอขอบคุณ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีราชมงคลธัญบุรี ที่สนับสนุนงบประมาณในการทำงานและเพียงบทความฉบับนี้ขอขอบคุณห้องปฏิบัติการระบบควบคุมและอาจารย์สมชาย เบญจสูงเนิน ที่เอื้อเฟื้อสถานที่สำหรับการทำงาน รวมถึงอาจารย์ประจำภาควิชาฯ ที่กรุณาให้คำแนะนำ และความคิดเห็นต่างๆ ที่เป็นประโยชน์อย่างยิ่ง

#### เอกสารอ้างอิง

- McCormick, P.S. and Anrens, J.P., “Visualization of wildfire simulations”, Computer Graphics and Applications, IEEE, Vol. 18, Issue 2, March-April 1998, pp. 17 - 19.
- Kwan-Liu Ma and et al., “Visualizing Very Large-Scale Earthquake Simulations”, Supercomputing, Proceedings of the ACM/IEEE SC2003 Conference.
- Peng Wen and Yan Li, “Constructing head models by computation”, IEEE Engineering in Medicine and Biology Magazine, Vol. 19, Issue 6, Nov.-Dec. 2000, pp. 82 - 87.
- N. Morales and et al., “Field Solution in Polluted Insulators with Non-Symmetric Boundary Conditions”, IEE E Transaction on Dielectrics and Electrical Insulation, Vol.8 No. 2, April 2001.
- Ayoub, M. and et al., “Numerical modelling of 3D magnetostatic saturated structures with

- a hybrid FEM-BEM technique”, IEEE Transaction on Magnetics, Vol. 28, Issue 2, March 1992 pp. 1052 - 1055.
6. นิติพงษ์ ปานกลาง, “การลดเวลาการคำนวณสนามไฟฟ้าโดยใช้ตัวปรับสภาพล่วงหน้าแบบแยกตัวประกอบและยุ่นเบรร์”, การประชุมวิชาการทางวิศวกรรมไฟฟ้าครั้งที่ 28, 20-21 ต.ค. 2548.
  7. How to Build a Beowulf: A Tutorial, <http://www.cacr.caltech.edu/beowulf/tutorial/tutorial.html>
  8. GNU General Public License, <http://www.gnu.org>
  9. Kris Buytaert and et al., “The OpenMosix How To”, <http://howto.ipng.be/Mosix-HOWTO/>
  10. M. Michels and W. Borremans, “Clustering with OpenMosix”, Master program System and Network Engineering, University of Amsterdam, 2005.



ประวัติผู้เขียน

นิติพงษ์ ปานกลาง วศ.บ.  
สถาบันเทคโนโลยีราชมงคล  
พ.ศ. 2542 วศ.ม. จุฬาลงกรณ์  
มหาวิทยาลัย พ.ศ. 2547 ปัจจุบัน  
เป็นอาจารย์ประจำภาควิชาวิศวกรรมไฟฟ้า  
คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีราชมงคล  
สาขาวิศวกรรมไฟฟ้าและสัญญาณ วิศวกรรมไฟฟ้าแรงสูง การ  
วิเคราะห์สนามไฟฟ้าแรงสูง ด้วยวิธีเชิงตัวเลข

